



**Zentraler Artikelkatalog  
der Volkswirtschaft der DDR**

Schlüssel-Nr. ELN: 137 87 76 0

ME: Stück (076)

HSL-Nr.: —

ASK-Nr.: —

Hersteller: HWF

Lieferer: HWF, MBH

**Schaltkreis C 500 D, C 501 D**  
**Analogprozessor für einen A-D-Umsetzer**

Erzeugnisstandard: TGL 43084

Preisvorschrift: PAO-Nr. 382

Produktionsaufnahme: 1986

Anschlußbelegung, Schaltung  
s. S. 137 87/7.6/27...28

Bezeichnungsbeispiel:  
Schaltkreis C 500 im Plastgehäuse (D)

**ZAK-Nummer: 137 87 76 002 500077**

**ZAK-Bezeichnung: Schaltkreis C 500 D – TGL 43084**

**Verwendung**

Die Schaltkreise C 500 D und C 501 D sind Bestandteile eines integrierten A-D-Umsetzer-Systems für den Einsatz in Meßwertanzeige- und Auswertesystemen.

Der C 500 D ist ein Analogprozessor für einen A-D-Umsetzer mit 14 bit Genauigkeit (4 1/2 Digit).

Der C 501 D ist ein Analogprozessor, der Bestandteil eines A-D-Umsetzers mit einer Genauigkeit von 11 bit (3 1/2 Digit) ist.

ZAK-Nr. 137 87 76 002 .....	Typ	Gehäuseart
500077	C 500 D	Plast
501053	C 501 D	Plast

31. 10. 86/HWF

4/86

137 87/7.6/25

# C 500 D, C 501 D

## Technische Kennwerte

### Betriebsbedingungen

Kennwert		min.	typ.	max.	Einheit
positive Betriebsspannung	$U_{CC+}$		12	15	V
negative Betriebsspannung	$U_{CC-}$	-15	-12		V
Referenzeingangsspannung	$U_{IRef}$	0,1	1	5	V
Analog-Differenz-Eingangsspannung	$\pm U_{IDiff}$		2	10	V
Autozero- und Referenzkapazität	$C_z, C_{Ref}$	0,2			$\mu F$
Integratorkapazität	$C_x$	0,2			$\mu F$
Integratorwiderstand	$R_x$	30		100	K
Full-scale-Eingangswiderstand	$U_{IFs}$			$2 U_{IRef}$	
Integrationszeitkonstante	$R_x C_x$ <sup>1)</sup>				
max. Umsetzrate	$f_u$				
C 500 D (41/2 Digit)			2	15	$s^{-1}$
C 500 D (31/2 Digit)			20	150	$s^{-1}$
C 501 D (31/2 Digit)			2	15	$s^{-1}$
Betriebstemperaturbereich	$\vartheta_a$	0		70	$^{\circ}C$

1) Für allgemeine Anwendungen ist für  $R_x C_x$  die Bedingung:

$$R_x C_x \cong \frac{t_1 U_{IFs}}{U_{Ih}} \quad \text{mit}$$

$t_1$  = Integrationszeit der Eingangsspannung

$U_{IFs}$  = Betrag der max. zu verarbeitenden Eingangsspannung

$U_{Ih}$  = max. möglicher Integrationshub an  $C_x$ , der sich aus der Differenz des Betrages der max. Ausgangsspannung der internen OPV und des Betrages der max. Gleichtaktspannung ergibt.

### Grenzwerte (gültig für den Betriebstemperaturbereich)

Kennwert		min.	max.	Einheit
pos. Betriebsspannung	$U_{CC+}$ <sup>2)</sup>	0	18	V
neg. Betriebsspannung	$U_{CC-}$ <sup>2)</sup>	-18	0	V
Eingangsspannungen	$U_I$	$U_{CC-}$	$U_{CC+}$	V

Kennwert		min.	max.	Einheit
Komparator-Ausgangsspannung (Pin 10)	$U_{OKomp.}^{3)}$	0	$U_{CC+}$	V
Komparator-Ausgangsstrom	$I_{OKomp.}^{3)}$	0	20	mA
Ausgangs-Quellenströme (Pin 3,13,15)	$I_O$	0	10	mA

<sup>2)</sup> Spannungen bezogen auf Analog- und Digitalmasse

<sup>3)</sup> Ausgänge sind nicht Kurzschlußfest

**Hinweise**

Geometrische Abmessungen (Maßbild, Bauform): s. S. 137 87/0.7/1 ff  
 Bauform 21.1.1.2.18 nach TGL 26713

Konstruktiver Aufbau:

Bipolarer Schaltkreis mit 2 x 9 Anschlußkontakten im 2,5 mm Rastermaß für den Einsatz in gedruckten Schaltungen.

Masse:  $\leq 1,5$  g

Lieferform: geordnet in falt- bzw. Schiebeschachteln

Maßnahmen zur Sicherung der Funktionstüchtigkeit:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

Einbaulage: beliebig

Anwendungstechnologien und Behandlungsvorschriften:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

**Anschlußbelegung**

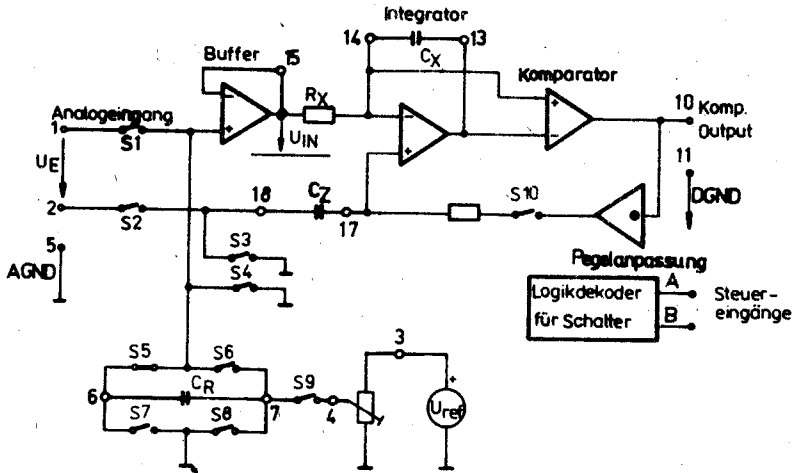
1	A <sub>IH</sub>	Analogeingang High	10	Ko	Komparatorausgang
2	A <sub>IL</sub>	Analogeingang Low	11	PGND	Digitalmasse
3	REFO	Referenz Ausgang	12	$U_{CC-}$	neg. Betriebsspannung
4	REFI	Referenzeingang	13	$I_O$	Integratorausgang
5	AGND	Analogmasse	14	$I_I$	Integatoreingang
6	CR2	Referenzkapazität	15	$B_O$	Treiber Ausgang
7	CR1	Referenzkapazität	16	$U_{CC+}$	pos. Betriebsspannung
9	B	Steuereingang B	17	CZ1	Nullpunktkapazität
9	A	Steuereingang A	18	CZ2	Nullpunktkapazität

# C 500 D, C 501 D

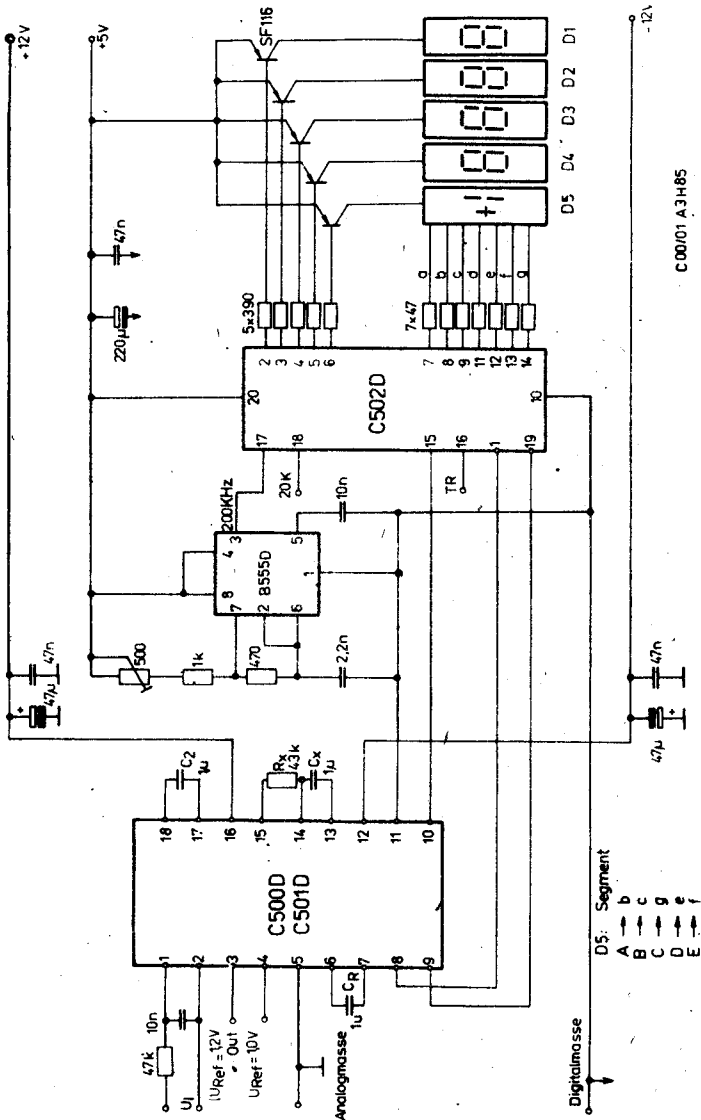
Elektrische Kenndaten, gültig für  $\vartheta_a = 25^\circ\text{C}$ ,  $U_{CC+} = 12\text{ V}$ ,  $U_{CC-} = -12\text{ V}$ ,  
 $U_{\text{Ref}} = 1\text{ V}$ ,  $C_{\text{Ref}} = 1\ \mu\text{F}$ ,  $R_x = 43\text{ K}$ ,  $f_u = 2,5^{-1}$ ,  
 $C_x = 1\ \mu\text{F}$ .

Kennwert		min.	max.	Einheit
Stromaufnahme	$I_{CC+}$		20	mA
	$I_{CC-}$	-18		mA
Komparator-Low-Ausgangsspannung bei $I_{OL} = 1,6\text{ mA}$	$U_{OL}$		0,4	V
Eingangsstrom an den Steuereingängen (A, B-High-Eingangsstrom bei $U_{IN} = 2\text{ V}$ )	$I_{IH}$		40	$\mu\text{A}$
Low-Eingangsstrom bei $U_{IL} = 0,8\text{ V}$	$I_{IL}$	-300		$\mu\text{A}$
Linearitätsfehler bezüglich „full-scale“ beim C 500 D C 501 D	$F_{lin}$		$\pm 1$	LSB
	$F_{lin}$		$\pm 5$	LSB

## Blockschaltung



C00/01A1H85



C 000/01 A3H85



Schlüssel-Nr. ELN: 137 87 76 0

ME: Stück (076)

HSL-Nr.: —

ASK-Nr.: —

Hersteller: HWF

Lieferer: HWF, MBH

## Schaltkreis C 502 D

Digitalprozessor mit gemultiplexten  
7-Segment-Ausgängen

Erzeugnisstandard: TGL 43085

Preisvorschrift: PAO-Nr. 382

Produktionsaufnahme: 1986

Anschlußbelegung, Schaltung  
s. S. 137 87/7.6/34

Bezeichnungsbeispiel:  
—

**ZAK-Nummer:** 137 87 76 002 502056

**ZAK-Bezeichnung:** Schaltkreis C 502 D – TGL 43085

### Verwendung

Der C 502 D ist Bestandteil eines integrierenden A-D-Umsetzer-Systems für den Einsatz in Meßwertanzeigesystemen mit dem C 500 D/C 501 D. Der C 502 D ist ein Digitalprozessor mit gemultiplexten 7-Segment-Ausgängen zur Ansteuerung eines 4 1/2-Digit LED-Displays.

Der Schaltkreis ist im Plastikgehäuse.



# C 502 D

## Technische Kennwerte

Elektrische Kenndaten, gültig bei  $\vartheta_a = 25\text{ }^\circ\text{C} - 5\text{K}$

Kennwert	Einstellwert	min.	max.	Einheit
Stromaufnahme	$I_{CC}$ $U_{CC} = 5,25\text{ V}$		110	mA
Low-Ausgangsspannung Segment- bzw. BCD-Treiber	$U_{OL}$ $U_{CC} = 4,75\text{ V}$ $I_{OL} = 100\text{ mA}$		0,5	V
Low-Ausgangsspannung Steuerungseingänge A, B	$U_{OL}$ $I_{OL} = 20\text{ mA}$		0,4	V
Low-Ausgangsspannung 20 K-Ausgang	$U_{OL}$ $I_{OL} = 10\text{ mA}$		0,4	V
Low-Ausgangsstrom für Digit-Treiber	$I_{OL}$ $U_{CC} = 4,75\text{ V}$ $U_{OL} = 4,0\text{ V}$	18		mA
High-Ausgangsspannung für Digit-Treiber Steuerungseingänge A, B 20 K-Ausgang	$U_{OH}$ $U_{CC} = 4,75\text{ V}$	4		V
High-Sperrstrom der BCD- bzw. Segment-Ausgänge	$I_{OH}$ $U_{OH} = 5,5\text{ V}$ $U_{CC} = 4,75\text{ V}$		250	$\mu\text{A}$
Low-Eingangsstrom außer Oszillatoreingang	$I_{IL}$ $U_{CC} = 5,25\text{ V}$ $U_I = 0,4\text{ V}$	-1,6		mA
High-Eingangsstrom außer Oszillatoreingang	$I_{IH}$ $U_{CC} = 5,25\text{ V}$ $U_I = 2,4\text{ V}$	-1		mA
Oszillator-High-Eingangsstrom	$I_{IHT}$ $U_{CC} = 5\text{ V}, U_I = 1,7\text{ V}$ $I_{IH}$ $U_I = 2,4\text{ V}$	40	170	$\mu\text{A}$
			500	$\mu\text{A}$
Oszillator-Low-Eingangsstrom	$I_{ILT}$ $U_{CC} = 5\text{ V}, U_I = 0,4\text{ V}$ $U_I = 0,5\text{ V}$	-170		$\mu\text{A}$
		-170		$\mu\text{A}$

## Betriebsbedingungen

Kennwert		min.	max.	Einheit
Betriebsspannung	$U_{CC}$	4,75	5,25	V
High-Eingangsspannung außer Oszillator	$U_{IH}$	2,0	5,5	V
Low-Eingangsspannung außer Oszillator	$U_{IL}$	0	0,8	V
Betriebstemperaturbereich	$\vartheta_a$	0	70	$^\circ\text{C}$

**Grenzwerte** (gültig für den Betriebstemperaturbereich)

Kennwert		min.	max.	Einheit
Betriebsspannung	$U_{CC}$	0	7	V
Umgebungstemperatur	$\vartheta_a$	0	70	°C
Eingangsspannung der Logikeingänge	$U_I$	0	5,5 <sup>1)</sup>	V
Low-Ausgangsströme:				
— Segment- bzw. BCD-Treiber	$I_{OL}$	0	120	mA
— Digtreiber	$I_{OL}$	0	40	mA
— A-, B-, 20 K-Ausgangsstrom	$I_{OL}$	0	20	mA
High-Ausgangsspannung	$U_{OH}$	0	$U_{CC}$	V
max. Verlustleistung	$P_{tot}$		1,1 <sup>2)</sup>	W

1) Für die Eingänge KOMP und TRIGGER sind zur Auslösung der Zusatzfunktionen max.  $U_I = 9$  V zulässig.

2) Die Angabe gilt für  $\vartheta_a = 30$  °C.

Bei höheren Temperaturen ist eine Verlustleistungsreduzierung von 9,2 mV/K einzuhalten.

**Hinweise**

Geometrische Abmessungen (Maßbild, Bauform): s. S. 137 87/0.7/1 ff  
Bauform 21.3.9.2.20 nach TGL 26713

**Konstruktiver Aufbau:**

Bipolarer Schaltkreis mit 2 x 10 Anschlußkontakten im 2,5 mm Rastermaß für den Einsatz in gedruckten Schaltungen.

Masse:  $\leq 2$  g

Lieferform: geordnet in Falt- bzw. Schiebeschachteln

Maßnahmen zur Sicherung der Funktionstüchtigkeit:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

Einbaulage: beliebig

Anwendungstechnologien und Behandlungsvorschriften:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

Anwenderschaltung: s. S. 137 87/7.6/29

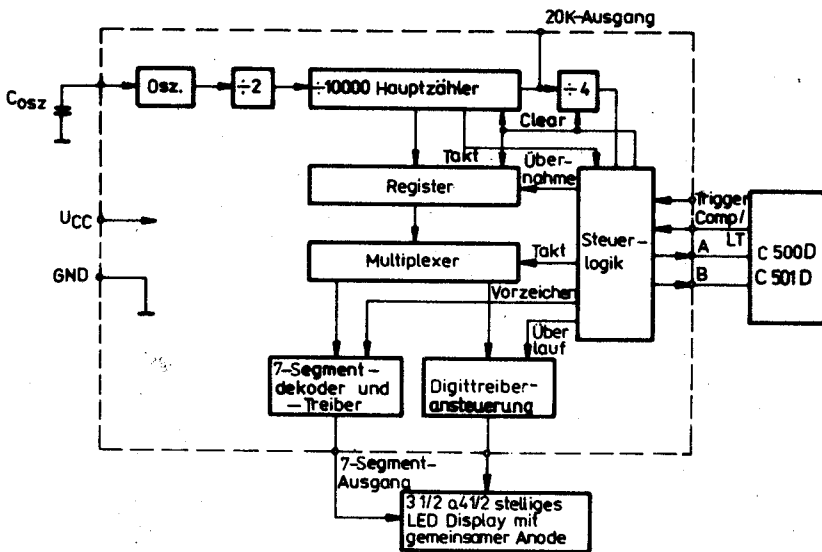
# C 502 D

## Anschlußbelegung

1	B	Steuereingang
2	D 1	Digit 1, LSB
3	D 2	Digit 2
4	D 3	Digit 3
5	D 4	Digit 4
6	D 5	Digit 5, MSB
7	SA	Segment A
8	SB	Segment B
9	SC	Segment C
10		Masse

11	SD	Segment D
12	SE	Segment E
13	SF	Segment F
14	SG	Segment G
15	KO	Komparatoreingang
16	TR	Trigger-Eingang
17	OSZ	Oszillatoreingang
18	2 OK	Ausgang
19	A	Steuerausgang A
20	U <sub>CC+</sub>	Betriebsspannung

## Blockschaltung



C00/01A2 H85

Schlüssel-Nr. ELN: 137 87 76 0

ME: Stück (076)

Hersteller: HWF

HSL-Nr.: —

ASK-Nr.: —

Lieferer: HWF, MBH

## Schaltkreis C 504 D

**Digitalprozessor für breite Ausgangs-  
informationen und Zusatzfunktionen**

Erzeugnisstandard: TGL 43268

Preisvorschrift: PAO-Nr. 382

Produktionsaufnahme: 1986

Anschlußbelegung, Schaltung  
s. S. 137 87/7.6/37...39

Bezeichnungsbeispiel:  
—

**ZAK-Nummer:** 137 87 76 002 504027

**ZAK-Bezeichnung:** Schaltkreis C 504 D – TGL 43268

### Verwendung

Der C 504 D ist ein I<sup>2</sup>L-Digitalprozessor für 14 bit breite Ausgangsinformationen und Zusatzfunktionen in Meßwertanzeige- und -auswertesystemen mit dem C 500 D/C 501 D. Der Schaltkreis ist im Plastikgehäuse.

### Technische Kennwerte

#### Betriebsbedingungen

Kennwert		min.	max.	Einheit
Betriebsspannung	$U_{CC}$	4,75	5,25	V
High-Eingangsspannung	$U_{IH}$	2,0	5,5	V
Low-Eingangsspannung	$U_{IL}$	0	0,8	V
Betriebstemperaturbereich	$\vartheta_a$	0	70	°C

## C 504 D

**Grenzwerte** (gültig für den Betriebstemperaturbereich)

Kennwert		min.	max.	Einheit
Betriebsspannung	$U_{CC}$	0	7	V
Eingangsspannungen <sup>1)</sup>	$U_I$	0	5,5	V
Low-Ausgangsstrom	$I_{OL}$	0	10	mA
High-Ausgangsspannung	$U_{OH}$	0	$U_{CC}$	V

<sup>1)</sup> Für die Eingänge START und BLANK sind zur Auslösung von Testfunktionen max.  $U_I = 9$  V zulässig.

**Elektrische Kenndaten** (gültig bei  $\vartheta_a = 25$  °C ± 5K)

Kennwert		Einstellwert	min.	max.	Einheit
Stromaufnahme	$I_{CC}$	$U_{CC} = 5,25$ V $U_{Blank} = 8$ V		55	mA
Low-Ausgangsspannung	$U_{OL}$	$U_{CC} = 4,75$ V $I_{OL} = 6,4$ mA		0,4	V
High-Ausgangsspannung	$U_{OH}$	$I_{OH} = 160$ µA	2,4		V
Low-Eingangsstrom für Eingänge außer Oszillator	$I_{IL}$	$U_{CC} = 5,25$ V $U_{IL} = 0,8$ V	-400		µA
High-Eingangsstrom für Eingänge außer Oszillator	$I_{IH}$	$U_{CC} = 5,25$ V $U_{IH} = 2$ V		40	µA
Oszillator-High-Eingangsstrom	$I_{IH1}$	$U_{I1} = 1,7$ V	40	170	µA
	$I_{IH2}$	$U_{I2} = 2,4$ V		500	µA
Oszillator-Low-Eingangsstrom	$I_{IL1}$	$U_{I1} = 0,5$ V	-170	-40	µA
	$I_{IL2}$	$U_{I2} = 0,4$ V	-170		µA

### Hinweise

Geometrische Abmessungen (Maßbild, Bauform): s. S. 137 87/0.7/1 ff  
Baumform 21.4.12.2.28 nach TGL 26713

Konstruktiver Aufbau:

Bipolarer Schaltkreis mit 2 x 14 Anschlußkontakten im 2,5 mm Rastermaß für den Einsatz in gedruckten Schaltungen.

Masse:  $\cong 2$  g

Lieferform: geordnet in falt- bzw. Schiebeschachteln

Maßnahmen zur Sicherung der Funktionstüchtigkeit:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

Einbaulage: beliebig

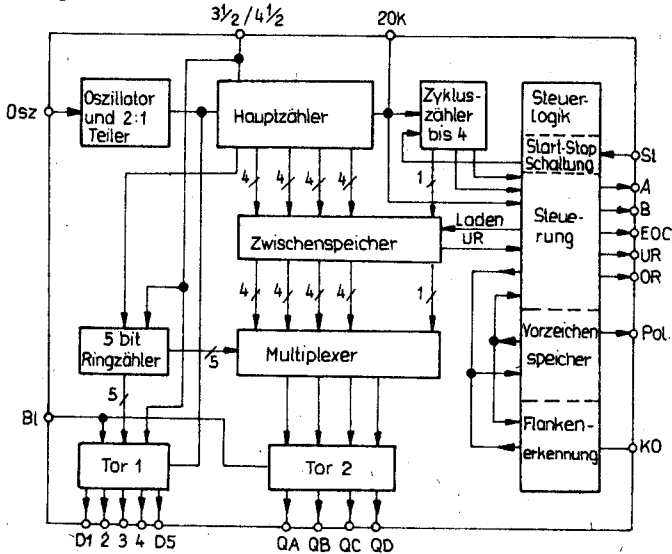
Anwendungstechnologien und Behandlungsvorschriften:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

**Anschlußbelegung**

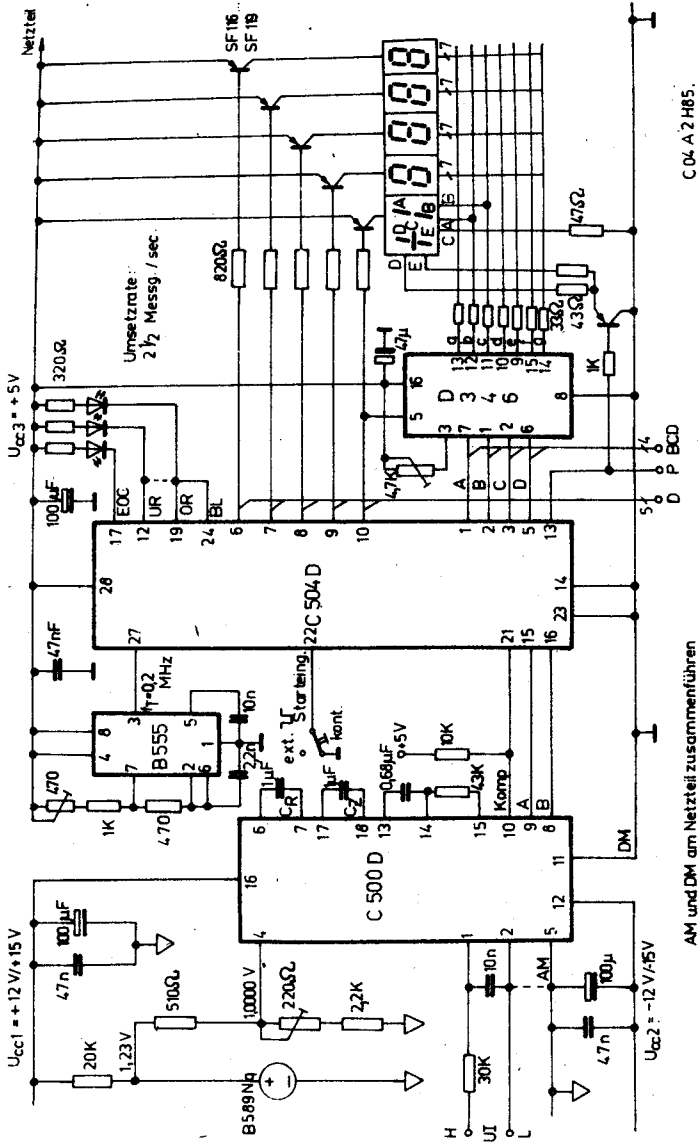
1	QA	BCD 2 <sup>0</sup>	15	A	Control A
2	QB	BCD 2 <sup>1</sup>	16	B	Control B
3	QC	BCD 2 <sup>2</sup>	17	EOC	End of Conversion
4	—	N.C.	18	—	N.C.
5	QD	BCD 2 <sup>3</sup>	19	OR	Overrange
6	D1	Digit 1, LSD	20	20 K	f <sub>OSZ</sub> /20000
7	D2	Digit 2	21	KO	Komparator
8	D3	Digit 3	22	ST	Start
9	D4	Digit 4	23	3 <sup>1</sup> / <sub>2</sub> , 4 <sup>1</sup> / <sub>2</sub>	Digit
10	D5	Digit 5, MSD	24	BL	Blank
11	—	N.C.	25	—	N.C.
12	UR	Underrange	26	—	N.C.
13	P	Polarität	27	OSZ	Oszillator
14	GND	Masse	28	U <sub>CC</sub>	Betriebsspannung

**Blockschaltung**



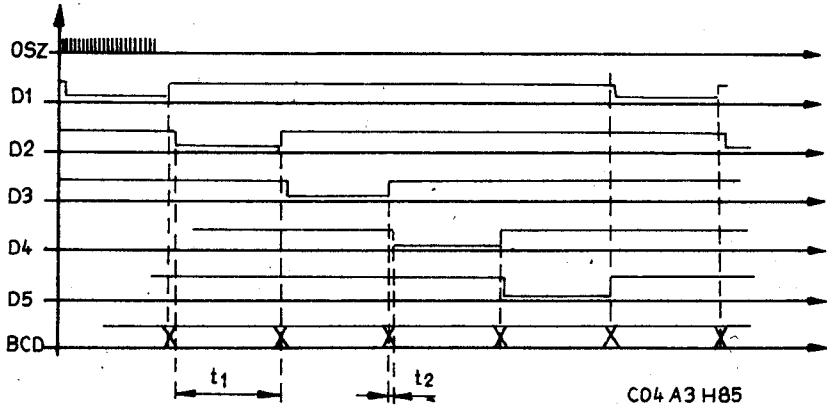
# C 504 D

## Anwenderschaltung

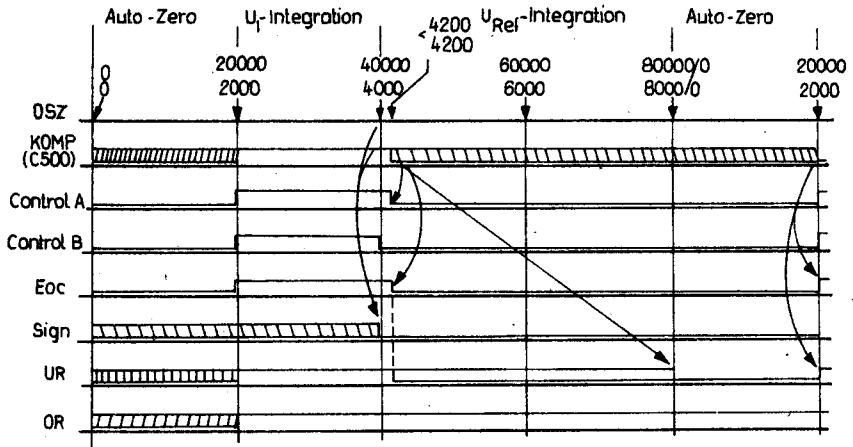


C 04 A 7 H85.

AM und DM am Netzteil zusammenführen



C04 A3 H85



C 04A4H85





Schlüssel-Nr. ELN: 137 87 76 0

ME: Stück (076)

HSL-Nr.: —

ASK-Nr.: —

Hersteller: HWF

Lieferer: HWF, MBH

### Schaltkreis C 570 D, C 571 D

Analog-Digital-Wandler für 8 bit und  
10 bit Auflösung

Erzeugnisstandard: TGL 43269

Preisvorschrift: PAO-Nr. 382

Produktionsaufnahme: 1986

Anschlußbelegung, Schaltung  
s. S. 137 87/7.6/44...45

Bezeichnungsbeispiel:  
Schaltkreis C 570 im Plastikgehäuse (D)

ZAK-Nummer: 137 87 76 002 570032

ZAK-Bezeichnung: Schaltkreis C 570 D – TGL 43269

#### Verwendung

Die Schaltkreise C 570 D, C 571 D sind monolithisch integrierte Analog-Digital-Wandler für 8 bit und 10 bit Auflösung. Die Wandler arbeiten nach dem Sukzessiven Approximationsverfahren. Die sich auf dem Chip ebenfalls die Referenzspannungsquelle und der Taktgenerator befinden, sind die Wandler mit geringer externer Beschaltung in kostengünstigen 8 bit-, bzw. 10 bit-Applikationen einsetzbar.

ZAK-Nr. 137 87 76 002 .....	Typ	Gehäuseart
570032	C 570 D	Plast
571027	C 571 D	Plast

31. 10. 86/HWF

4/86

137 87/7.6/41

# C 570 D, C 571-D

## Technische Kennwerte

Grenzwerte, gültig für den Betriebstemperaturbereich

Kennwert		min.	max.	Einheit
positive Betriebsspannung	$U_{CC+}$	0	7	V
negative Betriebsspannung	$U_{CC-}$	-16,5	0	V
Differenzeingangsspannung des Analogeinganges bezogen auf Analogmasse	$U_{13-14}$	-15	15	V
Spannung am Steuereingang Pin 11	$U_{I11}$	0	7	V
zulässige Spannung an den Digitalausgängen im Tristate- Zustand	$U_{OQ}$	0	$U_{CC+}$	V
Gesamtverlustleistung	$P_{tot}$		350	mW

Elektrische Kenndaten, gültig für  $\vartheta_a = 25^\circ\text{C} - 5\text{K}$

Kennwert		min.	max.	Einheit
Auflösung			10/8 <sup>1)</sup>	bit
Linearitätsfehler	$F_{Lin}$		$\pm 1/2$	LSB
Nullpunktfehler	$F_{NP}$		$\pm 1$	LSB
Differentielle Nichtlinearität	$D_{NL}$		2	LSB
Umsetzzeit	$t_C$		30	$\mu\text{s}$
Stromaufnahme	$U_{11} = 5\text{ V}$		5	mA
	$U_{11} = 0\text{ V}$		10	mA
		-15		mA
Ausgangsspannung <sup>2)</sup>	$I_{OL} = 3,2\text{ mA}$		0,4	V
	$I_{OH} = 0,5\text{ mA}$	2,4		V
Ausgangsleckstrom <sup>3)</sup>	$/I_{OQ}/$		40	$\mu\text{A}$

## Betriebsbedingungen

Kennwert		min.	max.	Einheit
positive Betriebsspannung	$U_{CC+}$	4,5	5,5	V
negative Betriebsspannung	$U_{CC-}$	-15,75	-14,25	V
L-Eingangsspannung	$U_{IL11}$	0	0,8	V

Kennwert		min.	max.	Einheit
H-Eingangsspannung	$U_{IH11}$	2,0	5,5	V
Analogeingangsspannung unipolar	$U_{I13U}$	0	10	V
Analogeingangsspannung bipolar	$U_{I13B}$	-5	5	V
Umgebungstemperatur	$\vartheta_a$	0	70	°C

1) nur C 570 D

2) Messung erfolgt nach einem H/L-Sprung der Spannung am Anschluß 11 an den Anschlüssen 9 bis 1 sowie 18 (C 571 D), bzw. 8 bis 1 (C 570 D). Die Einprägung des jeweiligen Stromes  $I_{OH}$  erfolgt erst nach Umsetzung der Eingangsspannung.

3) Messung erfolgt an den Anschlüssen 9 bis 1 sowie 18 (C 571 D), 8 bis 1 (C 570 D).

### Hinweise

Geometrische Abmessungen (Maßbild, Bauform): s. S. 137 87/0.7/1 ff  
Bauform 21.1.1.2.18 nach TGL 26713

Konstruktiver Aufbau:

Bipolarer Schaltkreis mit 2 x 9 Anschlußkontakten im 2,5 mm Rastermaß für den Einsatz in gedruckten Schaltungen.

Lieferform: geordnet in falt- bzw. Schiebeschachteln

Masse:  $\leq 1,5$  g

Maßnahmen zur Sicherung der Funktionstüchtigkeit:

Einbau- und Lötvorschriften s. S. 137 87/7/3...6

Einbaulage: beliebig

Anwendungstechnologien und Behandlungsvorschriften:

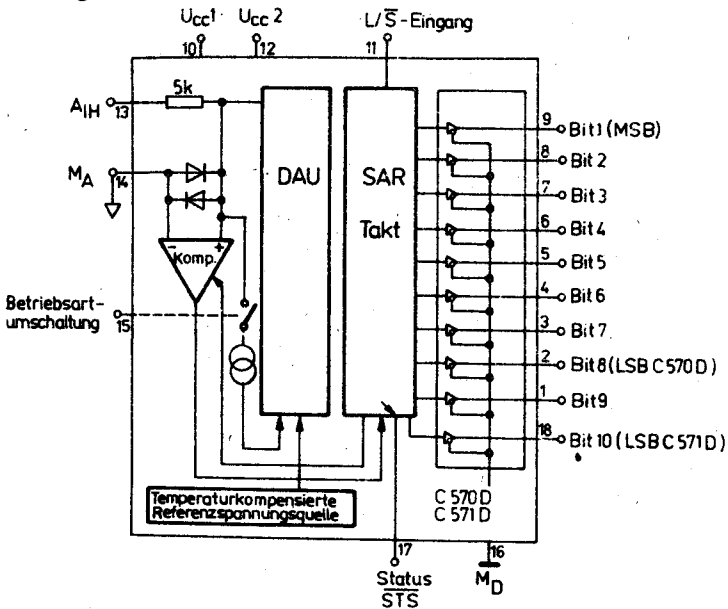
Einbau- und Lötvorschriften s. S. 137 87/7/3...6

# C 570 D, C 571 D

## Anschlußbelegung

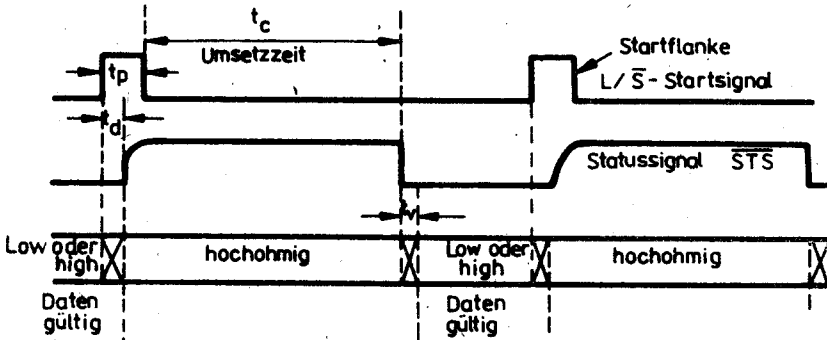
	C 570 D	C 571 D
1	i. V.	Ausgang Bit 9
2	Ausgang Bit 8 (LSB)	Ausgang Bit 8
3	Ausgang Bit 7	Ausgang Bit 7
4	Ausgang Bit 6	Ausgang Bit 6
5	Ausgang Bit 5	Ausgang Bit 5
6	Ausgang Bit 4	Ausgang Bit 4
7	Ausgang Bit 3	Ausgang Bit 3
8	Ausgang Bit 2	Ausgang Bit 2
9	Ausgang Bit 1 (MSB)	Ausgang Bit 1 (MSB)
10	U <sub>CC</sub> +	U <sub>CC</sub> +
11	Eingang Löschen/ (L/S) Starten	Eingang Löschen/ (L/S) Starten
12	U <sub>CC</sub> -	U <sub>CC</sub> -
13	Analogeingang	Analogeingang
14	Analogmasse	Analogmasse
15	Betriebsartumsch.	Betriebsartumsch.
16	Digitalmasse	Digitalmasse
17	Status-Ausgang (STS)	Status-Ausgang (STS)
18	i. V.	Ausgang Bit 10 (LSB)

## Blockschaltung



# C 570 D, C 571 D

## Impulsdiagramme



$t_d \approx 1,5 \mu s$   
 $t_p \geq 2 \mu s$   
 $t_c = 15 \dots 30 (40) \mu s$   
 $t_v \approx 0,5 \mu s$

C 570 A2 H85

## Einsatzschaltung des C 571 D mit Abgleichkomponenten

